

СПИСЪК НА ПУБЛИКАЦИИТЕ ПО ДИСЕРТАЦИОННИЯ ТРУД

1. Minev P., V. Kukenska, The Virtex-5 Routing and Logic Architecture, Annual Journal of Electronics, Sofia, 2009, Vol.3, Number 2, pp 107–110, ISSN 1313–1842.
2. Минев П., В. Кукенска, Изследване влиянието на параметрите на логическата архитектура върху закъсненията и площта на FPGA схемите, Международна научна конференция “УНИТЕХ’09”, Габрово, 21 – 22 Ноември, 2009, том I, стр. 415–423. ISSN 1313–230X
3. Минев П., В. Кукенска, Моделиране на времезакъсненията в логическия блок на FPGA устройства, Международна научна конференция “УНИТЕХ’10”, Габрово, 19 – 20 Ноември, 2010, том I, стр. 360–364. ISSN 1313–230X
4. Minev P., V. Kukenska, Modeling FPGA Logic Architecture, Proc. Of XLV International Scientific Conference iCEST 23–26 June 2010 Ohrid, Volume 2, Bitola, 2010, pp. 807–810, ISBN 978–9989–786–58–7.
5. Kukenska V., P. Minev, A Study into the Interconnections of Parameters in the Logic Architecture of FPGA Devices, Proc. of 54th ETRAN Conference 7 – 10 June 2010 Donji Milanovac, CD, Beograd, 2010, pp. RT2.4–1–4. ISBN 978–86–80509–65–5
6. Кукенска В., П. Минев, Ил. Върбов, Валидиране на модел на логическата архитектура, Международна научна конференция Унитех'14 – Габрово, 21 – 22 ноември 2014, том II, стр. 308 – 311. ISSN 1313–230X
7. Кукенска В., П. Минев, Статистически анализ на модел на логическата архитектура, Международна научна конференция Унитех'15 – Габрово, 20 – 21 ноември 2015, том II, стр. II–172–II–177. ISSN 1313–230X
8. Минев П., Тестване на набор експериментални данни за нормално вероятно разпределение, Международна научна конференция Унитех'16 – Габрово, 18 – 19 ноември 2016, том II, стр. II–201–II–209. ISSN 1313–230X

СПИСЪК НА ПУБЛИКАЦИИТЕ ЗА УЧАСТИЕ В КОНКУРСА

1. Минев П., В. Кукенска, Моделиране и синтез на крайни автомати с VHDL, Сборник доклади от Международна научна конференция “УНИТЕХ’07”, Габрово, 23–24 Ноември, 2007, том I, стр. 361–365. ISSN 1313–230X
2. Кукенска В., П. Минев, Метод за определяне на еквивалентните паразитни параметри в MOS транзистор, X Юбилейна международна научна конференция “УНИТЕХ’10”, Габрово, 19 – 20 Ноември, 2010, том I, стр. 389–392. ISSN 1313–230X
3. Kukenska V., P. Minev, I. Varbov, Hardware Implementation of Algorithm for Flash Memory Testing, Annual Journal of Electronics, Sofia, 2012, Vol.6, Number 1, pp 152–155, ISSN 1314–0078.
4. Минев П., Е. Хебиб, “Проектиране на периферен модул за светодиодни матрици”, Международна научна конференция “УНИТЕХ’12” – Габрово, 16 – 17 ноември, 2012, том I, стр. 392 – 395. ISSN 1313–230X
5. Кукенска В., И. Върбов, П. Минев, “Моделиране и изследване на интерфейсен модул за клавиатура”, Международна научна конференция “УНИТЕХ’12” – Габрово, 16 – 17 ноември, 2012, том I, стр. 419 – 422. ISSN 1313–230X
6. Kukenska V., P. Radeva, P. Minev, E-learning Module for Digital Design Courses, 12th International Conference on Informatics and Information technologies, Macedonia, Skopje, April 23–26, 2015. pp 13–16. ISBN 978–608–4699–05–7
7. Кукенска В., П. Минев, М. Динев, Обучение по автоматизирано проектиране на цифрови схеми, Сборник избрани доклади от Международна научна конференция Унитех 2018 – Габрово, 16–17 ноември 2018, стр. 490–494, ISSN: 2603–378X